

# 第17回 パルテノン講習会

論理 LSI の集積度は大規模化の一途をたどり、開発には膨大な時間と工数が掛るようになってきました。このため論理 LSI の設計手法は従来の RTL レベルからさらに高位の記述レベルへの移行が求められています。ところが既存の高位記述言語は十分活用されているとは言えず、開発者の負担が膨大になっています。

本講習会では、我国(NTT)で開発された LSI 設計ソフトウェア **PARTHENON** と、**NSLCORE** (オーバートーン株式会社)を用いて、簡単な回路を題材に演習を行い高位記述言語による LSI 設計に対する理解を深めていただきます。

**PARTHENON** は動作記述言語・会話型シミュレータ・論理合成プログラムの要素技術を三位一体とした ULSI 開発システムであり、従来に比べ設計工数は 1/5～1/50 に大幅に低減し、開発期間を 1/2 から 1/10 に短縮する事を可能とした画期的なシステムです。その開発・研究成果に対して 1992 年に大河内賞を受賞し、さらに 1994 年には科学技術庁長官賞を受賞し、さらに 2000 年には電子情報通信学会業績賞を受賞しました。NTT をはじめとして多くの企業・大学等で **PARTHENON** が使用され実績を挙げています。

**NSLCORE** は、メッセージ転送を中心とした **PARTHENON** の思想を引継ぎ、さらに、構造展開やシーケンサ自動生成など一歩踏み込んだ高位記述論理合成システムとして、オーバートーン株式会社が 2010 年に販売を開始した新世代システムで、非商用用途には無料で提供されます。

パルテノン研究会主催の**パルテノン講習会**は第 17 回を迎えます。是非この機会に高位記述を用いる LSI 設計技術を習得して戴きたくご案内致します。

## ☆ 講習内容

- ◇ **PARTHENON** の概要、基礎演習
- ◇ 高位記述言語 **NSL** を利用した設計事例演習

☆ 講習期日 : 2011 年 9 月 15 日(木)～16 日(金)

☆ 会場 : 東海大学 高輪キャンパス

主催 : 特定非営利活動法人 パルテノン研究会

共催 : 東海大学

## 第 17 回パルテノン講習会 《カリキュラム》

月 日	時 間	種 別	内 容
第一日 9月15日 (木)	09:30~9:35	開 会	実行委員長挨拶 パルテノン研究会 理事 / 清水 尚彦
	9:35~10:05	講 習	<b>SFL ならびに PARTHENON の概要</b> 講師:名古屋 彰 / 岡山大学大学院 教授
	10:05~12:30	演 習	<b>SFL 基礎演習</b> 講師:名古屋 彰 / 岡山大学大学院 教授、他
	12:30~13:30	昼 食	
	13:30~14:00	講 習	<b>SFL から NSL へのマイグレーション</b> 講師:清水 尚彦 / 東海大学 教授
	14:00~16:30	演 習	<b>NSL 演習</b> 講師:泉 知論 / 立命館大学 准教授、他
第二日 9月16日 (金)	9:30~11:00	演 習	<b>CPU 設計演習 (1)</b> 講師:西村 克信 / 東海大学 准教授、他
	11:00~12:30	演 習	<b>CPU 設計演習 (2)、ミニコンテスト</b> 講師:西村 克信 / 東海大学 准教授、他
	12:30~13:30	昼 食	
	13:30~15:00	演 習	<b>SoC (FPGA) 開発演習 (1)</b> 講師:奥山 祐市 / 会津大学 准教授、他
	15:00~16:30	演 習	<b>SoC (FPGA) 開発演習 (2)</b> 講師:奥山 祐市 / 会津大学 准教授、他

\* 本カリキュラムは都合により多少変更する事がありますのでご了承ください

\* 途中休憩は講習進行に沿って適宜とります

\* 9月14日(水)には、東海大学 高輪キャンパス 1号館 1201 教室で、第37回パルテノン研究会が開催されます。

\* 9月14日(水)の夜には、第37回パルテノン研究会、第17回パルテノン講習会の参加者合同の懇親会を予定しています (参加費は実費相当)。

【PARTHENON ホームページも参考にして下さい】

<http://www-lab09.kuee.kyoto-u.ac.jp/parthenon/>

## □ 受講申込要領 □

### 受講料

- ▽ 学 生 : 無料
- ▽ パルテノン研究会会員 : 無料
- ▽ 一般・非会員 : 10,000 円/日

(この機会に会員登録されれば無料となります)

(受講料にはテキスト代を含みます)

定 員 : 20 名

申込締切 : 平成 23 年 9 月 9 日(金)

但し、定員になり次第締切らせていただきます

申込方法 **Email** で下記宛てに申し込んでください

(尚、欠席されても受講料はお返ししません)

Email [parthenon.office@easter.kuee.kyoto-u.ac.jp](mailto:parthenon.office@easter.kuee.kyoto-u.ac.jp)

〒198-0082 東京都青梅市仲町 295 りそな銀行青梅プラザ 3 階

NPO 法人 パルテノン研究会

TEL 0428-78-2350 FAX 0428-78-2351

1	ご芳名:	
2	所属:	
3	役職:	
4	ご連絡先電話番号:	
5	ご連絡先 E-mail アドレス:	
6	参加費:	
7	払込み予定日:	
8	請求書、領収書の必要有無:	

支払方法 下記の銀行口座に受講前に振込んでください

銀行名: 三井住友銀行 荏原支店 (店番号 238)

口座番号: (普通) **708627**

口座名: パルテノン研究会

(振込み手数料をご負担下さい)

\* 参加証は発行しませんので、ご了承ください

## 《 受講対象者 》

高等教育機関(大学、工業高等専門学校)の職員、学生および大学院生  
民間および公立研究機関の研究者

民間企業の技術者

但し、受講者は下記の知識を有する事とさせていただきます

- 1、論理回路設計に関する基礎知識
- 2、Unix ライク OS の基本的な操作方法

## 会場のご案内

会 場：東海大学 高輪キャンパス 1 号館  
1B201 組込み特殊実験室

交 通：

- ・JR・京浜急行「品川」駅下車、徒歩約 18 分
- ・都営地下 鉄浅草線「泉岳寺」駅下車、徒歩約 10 分
- ・東京メトロ南北線・都営地下鉄三田線「白金高輪」駅  
下車、徒歩約 8 分



所在地：〒108-8619 東京都港区高輪 2-3-23

<http://www.u-tokai.ac.jp/about/campus/takanawa/index.html>

宿泊情報：

パルテノン研究会では特に宿泊の手配等は仲介しません。ホテル等の手配は各自で  
お願いいたします。

NPO 法人 パルテノン研究会 事務局

〒198-0082 東京都青梅市仲町 295

りそな銀行青梅プラザ 3 階

Phone 0428-78-2350 Fax 0428-78-2351

Email [parthenon.office@easter.kuee.kyoto-u.ac.jp](mailto:parthenon.office@easter.kuee.kyoto-u.ac.jp)