

# 第18回 パルテノン講習会

論理LSIの集積度は大規模化の一途をたどり、開発には膨大な時間と工数が掛るようになってきました。このため論理LSIの設計手法は従来の RTL レベルからさらに高位の記述レベルへの移行が求められています。ところが既存の高位記述言語は十分活用されているとは言えず、開発者の負担が膨大になっています。

本講習会では、我国 (NTT) で開発された LSI 設計ソフトウェア *PARTHENON* と、NSLCORE (オーバートーン株式会社) を用いて、簡単な回路を題材に演習を行い高位記述言語による LSI 設計に対する理解を深めていただきます。

*PARTHENON* は動作記述言語・会話型シミュレータ・論理合成プログラムの要素技術を三位一体とした ULSI 開発システムであり、従来に比べ設計工数は1/5～1/50に大幅に低減し、開発期間を1/2から1/10に短縮する事を可能とした画期的なシステムです。その開発・研究成果に対して1992年に大河内賞を受賞し、さらに1994年には科学技術庁長官賞を受賞し、さらに2000年には電子情報通信学会業績賞を受賞しました。NTT をはじめとして多くの企業・大学等で *PARTHENON* が使用され実績を挙げています。

NSLCORE は、メッセージ転送を中心とした *PARTHENON* の思想を引継ぎ、さらに、構造展開やシーケンサ自動生成など一歩踏み込んだ高位記述論理合成システムとして、オーバートーン株式会社が 2010 年に販売を開始した新世代システムで、非商用用途には無料で提供されます。

パルテノン研究会主催の**パルテノン講習会**は第 18 回を迎えます。是非この機会に高位記述を用いる LSI 設計技術を習得して戴きたくご案内致します。

## □ 講習内容

- ◇ *PARTHENON* の概要、基礎演習
- ◇ 高位記述言語 NSL を利用した設計事例演習
- ◇ SN/X をコアとした SoC 演習

□ 講習期日 : 2013 年 3 月 19 日(火)～21 日(木)

□ 会場 : 会津大学

主催 : 特定非営利活動法人 パルテノン研究会

共催 : 会津大学・東海大学

## 第 18 回パルテノン講習会《カリキュラム》

月 日	時 間	内 容
第一日 3月19日 (火)	9:30 ~ 9:35	実行委員長挨拶 パルテノン研究会 運営委員 奥山 祐市
	9:35 ~ 10:30	PARTHENONの概要 講師：奥山 祐市 / 会津大学 准教授
	10:30~12:00	論理設計概論 講師：清水 尚彦 / 東海大学 教授
	12:00~13:00	昼食
	13:00 ~ 15:00	NSL 演習 ( 1 ) 講師：奥山 祐市 / 会津大学 准教授
	15:00 ~ 17:00	NSL 演習 ( 2 ) 講師：奥山 祐市 / 会津大学 准教授
	17:00 ~ 19:30	ウェルカムパーティー ( 会津大学 ・ 櫛 )
	19:30~21:00	レイアウト演習 講師：奥山 祐市 / 会津大学 准教授
第二日 3月20日 (水)	9:30~11:30	パルテノン合成演習 講師：奥山 祐市 / 会津大学 准教授
	11:30 ~ 13:00	昼食
	13:00~14:30	CPU 設計演習 講師：清水 尚彦 / 東海大学 教授
	14:30~16:00	コンパイラ概論 講師：清水 尚彦 / 東海大学 教授
	16:00~17:30	ミニコンテスト課題説明 講師：清水 尚彦 / 東海大学 教授
	17:30~	ミニコンテスト
第三日 3月21日 (木)	9:30~10:30	ミニコンテストグループ発表
	10:30~12:00	SoC ( FPGA ) 開発演習 ( 1 ) 講師：奥山 祐市 / 会津大学 准教授
	12:00~13:00	昼食
	13:00~14:30	SoC ( FPGA ) 開発演習 ( 2 ) 講師：奥山 祐市 / 会津大学 准教授
	14:30~16:00	SoC ( FPGA ) 開発演習 ( 3 ) 講師：奥山 祐市 / 会津大学 准教授
	16:00 ~ 16:15	閉会式

\* 本カリキュラムは都合により多少変更する事がありますのでご了承ください

\* 途中休憩は講習進行に沿って適宜とります

□ 受講申込要領 □

受講料 : 無料

定員 : 25名

申込締切 : 平成25年3月15日

但し、定員になり次第締切らせていただきます

申込方法 E-Mail で下記宛てに申し込んでください

E-Mail [parthenon.office@easter.kuee.kyoto-u.ac.jp](mailto:parthenon.office@easter.kuee.kyoto-u.ac.jp)

〒198-0082 東京都青梅市仲町2-9-5 りそな銀行青梅プラザ3階  
NPO 法人 パルテノン研究会

TEL 0428 78 2350 FAX 0428 - 78 - 2351

\* 参加証は発行しませんので、ご了承ください

1.	ご芳名 :	
2.	所属 :	
3.	役職 :	
4.	ご連絡先電話番号 :	
5.	ご連絡先 E-mail アドレス :	

## 《 受講対象者 》

高等教育機関（大学、工業高等専門学校）の職員、学生および大学院生  
民間および公立研究機関の研究者

民間企業の技術者

但し、受講者は下記の知識を有する事とさせていただきます

- 1、論理回路設計に関する基礎知識
- 2、Unix ライク OS の基本的な操作方法

## 会場のご案内



会 場：会津大学

ハードウェア実験室 2

交 通：

JR・磐越西線

会津若松駅下車

徒歩約 18 分

市内路線バス 10 分

所在地：

福島県会津若松市一箕町松長

<http://www.u-aizu.ac.jp>

NPO 法人 パルテノン研究会 事務局

〒198-0082 東京都青梅市仲町 2 9 5

りそな銀行青梅プラザ 3 階

Phone 0428-78-2350 Fax 0428-78-2351

E mail parthenon.office@easter.kuee.kyoto-u.ac.jp