



# 第37回パルテノン研究会 (および 第17回パルテノン講習会) 開催のお知らせ

拝啓 皆様方におかれましては、時下益々ご清祥のこととお慶び申し上げます。日頃は、当研究会活動に対し一方ならぬご支援とご高配を賜り厚く御礼申し上げます。

パルテノン研究会は、我が国 (NTT) で開発されたハードウェア記述言語SFLおよび高位論理合成システム『PARTHENON』の更なる普及と、新たな利用方法等を調査・研究し、広く国際的な学術研究のレベルを向上させる目的で1992年に設立され、その後毎年2回の研究会を開催してきました。

おかげさまで、このたび第37回のパルテノン研究会を開催する運びとなりました。特に今回は第17回パルテノン講習会との連続開催となっており、両者合わせての参加がしやすくなっております。第17回パルテノン講習会につきましては別途御案内しておりますように、PARTHENONとNSLCORE (オーバートーン株式会社)とを用いた新たなカリキュラムを用意しております。

ご多忙のところとは存じますが、皆様方に多数ご参加いただき、活発な研究討論や交流の場としていただきたく、ご案内申し上げます。

敬具

## ☆☆ 開催要項 ☆☆

★ 開催日程 研究会 平成23年9月14日(水)  
講習会 平成23年9月15日(木)～16日(金)

★ 開催場所 東海大学 高輪キャンパス 1号館  
(〒108-8619 東京都港区高輪2-3-23)

★ 参加費 研究会への参加は無料

講習会への参加は、学生とパルテノン研究会会員は無料、  
一般非会員は有料 (第17回パルテノン講習会の案内を御参照願います)

- ・9月14日(水)の夜に研究会、講習会の各参加者合同の懇親会を予定しています。懇親会は有料ですので、別途連絡いたします金額(実費程度)を、当日現金でお支払い願います。
- ・人数把握のため、研究会／懇親会への参加を事前にお申し込み願います(詳細は後述)

★ 主催 特定非営利活動法人 パルテノン研究会

## ☆☆ 第37回パルテノン研究会プログラム ☆☆

日程	時間	種別	内容
9月14日 (水)	13:30	開会	開会挨拶
	13:35～14:10	一般講演1	クラス図, アクティビティ図からのハードウェア合成 ○山崎亮太, 狩野大樹, 清水尚彦 (東海大)
	14:10～14:45	一般講演2	非同期式AVRの設計と評価 ○熊谷諒平, 飯塚成, 松浦光児, 齋藤寛 (会津大)
	14:45～15:20	一般講演3	情報系学科における SFL / PARTHENON を利用したマイク ロプロセッサ設計実験とそれを支援するソフトウェア — 教員と学生の立場から — ○渡邊誠也, ○栗谷本賢志, ○森本貴宏, 名古屋彰 (岡山大)
		休憩	
	15:35～16:10	一般講演4	様々なFPGAボードに対応可能なPROGRAPEシステムの 設計 ○森田竜平, 五十嵐翔一, 奥山祐市 (会津大), 濱田剛 (長崎大), 北道淳司, 黒田研一 (会津大)
	16:10～16:45	一般講演5	高位合成言語とスケラブルセルライブラリを用いたLSI 設計手法 ○細川達也, 樋口拓哉, 今井紘土, 清水尚彦 (東海大)
	16:45～17:20	一般講演6	NSLによるFPGAプロトタイピングと量産向けASICの並行 開発研究と考察 ○井倉将実 (オーバートーン株式会社)
	17:20～17:35	コンテスト 説明	第16回ASICデザインコンテストの課題について ○清水尚彦 (東海大)
	17:35	閉会	閉会挨拶
		休憩	
18:00～20:00	懇親会	第37回パルテノン研究会 & 第17回パルテノン講習会 合同懇親会	

★ 予稿集は pdfファイルとして, 発表者および研究会会員に配布する予定です。

## ☆☆ 第17回パルテノン講習会プログラム ☆☆

月日	時間	種別	内 容
9月15日 (木)	9:30~9:35	開会	実行委員長挨拶 パルテノン研究会 理事/清水 尚彦
	9:35~10:05	講習	SFLならびにPARTHENONの概要 講師:名古屋 彰/岡山大学大学院 教授
	10:05~12:30	演習	SFL基礎演習 講師:名古屋 彰/岡山大学大学院 教授、他
	12:30~13:30	昼食	
	13:30~14:00	講習	SFLからNSLへのマイグレーション 講師:清水 尚彦/東海大学 教授
	14:00~16:30	演習	NSL演習 講師:泉 知論/立命館大学 准教授、他
9月16日 (金)	9:30~11:00	演習	CPU設計演習 (1) 講師:西村 克信/東海大学 准教授、他
	11:00~12:30	演習	CPU設計演習 (2)、ミニコンテスト 講師:西村 克信/東海大学 准教授、他
	12:30~13:30	昼食	
	13:30~15:00	演習	SoC (FPGA) 開発演習 (1) 講師:奥山 祐市/会津大学 准教授、他
	15:00~16:30	演習	SoC (FPGA) 開発演習 (2) 講師:奥山 祐市/会津大学 准教授、他

\* 本カリキュラムは都合により多少変更する事がありますのでご了承ください  
\* 途中休憩は講習進行に沿って適宜とります

【PARTHENONホームページも参考にして下さい】

<http://www-lab09.kuee.kyoto-u.ac.jp/parthenon/>

## ☆☆ 参加申込要領 ☆☆

- ・第37回パルテノン研究会へ参加される方は、できる限り事前申込をお願いいたします(準備の都合上、参加人数を把握するためです。懇親会費の事前振込み等は必要ありません)。
- ・組織毎に参加者をまとめてお申し込みいただくことを歓迎いたします。

### ★ 申込に必要な情報

参加者ごとに

- ・氏名
- ・所属
- ・役職(学生の場合は学年)
- ・懇親会への参加予定

申込代表者の

- ・連絡先電話番号
- ・連絡先emailアドレス

### ★ 申込先(お問い合わせ先)

パルテノン研究会事務局(担当:中井義博)

Email [parthenon.office@easter.kuee.kyoto-u.ac.jp](mailto:parthenon.office@easter.kuee.kyoto-u.ac.jp)

### ★ 事前申込締切 平成23年9月9日(金)

- ・第17回パルテノン講習会へ参加される方は、別途申込が必要です。詳細は講習会の案内資料を御参照願います。

## ☆☆ 会場のご案内 ☆☆

### ★会場: 東海大学 高輪キャンパス

1号館 1201教室(研究会)

1号館 1B201 組込み特殊実験室(講習会)

〒108-8619 東京都港区高輪2-3-23

### ★交通: ・JR, 京浜急行「品川」駅下車 徒歩約18分

・都営地下鉄浅草線「泉岳寺」駅下車 徒歩約10分

・東京メトロ南北線, 都営地下鉄三田線「白金高輪」駅下車 徒歩約8分



参考 <http://www.u-tokai.ac.jp/about/campus/takanawa/>

NPO法人 パルテノン研究会 事務局

〒198-0082 東京都青梅市仲町295 りそな銀行青梅プラザ3階

Phone 0428-78-2350 Fax 0428-78-2351

E-mail [parthenon.office@easter.kuee.kyoto-u.ac.jp](mailto:parthenon.office@easter.kuee.kyoto-u.ac.jp)