

# 第41回パルテノン研究会 開催のお知らせ

— 研究発表・講演会のご案内 —

(第20回パルテノン講習会 開催のお知らせ)

拝啓 皆様方におかれましては、時下益々ご清祥のこととお慶び申し上げます。日頃は、当研究会活動に対し一方ならぬご支援とご高配を賜り厚く御礼申し上げます。

パルテノン研究会は、我が国 (NTT) で開発されたハードウェア記述言語SFLと高位論理合成システム『PARTHENON』の更なる普及と、新たな利用方法等を調査・研究し、広く国際的な学術研究のレベルを向上させる目的で1992年に設立されました。その後、学術団体としての指定、特定非営利活動法人としての認証を受け、今日に至っております。

設立当初から毎年1回から2回の研究会を開催しており、おかげさまで、今回第41回目のパルテノン研究会を開催する運びとなりました。ご多忙のところとは存じますが、皆様方に多数ご参加いただき、活発な研究討論や交流の場としていただきたく、ご案内申し上げます。

また、今回は第20回パルテノン講習会との連続開催になります。前日に同一会場で開催されます講習会への御参加も歓迎いたします。

敬具

## ☆☆ 開催要項 ☆☆

★ 開催日程 第20回パルテノン講習会 2015年12月24日(木) 11:00～  
第41回パルテノン研究会 2015年12月25日(金) 9:30～

★ 開催場所 東京都立産業技術研究センター 本部  
5階会議室  
(〒135-0064 東京都江東区青海2-4-10)

★ 参加費 研究会，講習会への参加は無料

- ・12月25日(金) の夕方に飲み物を飲みながらの懇親会を予定しています。研究会へ参加される皆様はぜひ懇親会にも御参加願います。
- ・懇親会参加者は、実費程度の金額 (学生は割安とする予定) を、当日現金でお支払い願います。
- ・講習会の受講者は、各自ノートPCを御持参願います。
- ・人数把握のため、研究会／懇親会／講習会への参加を事前にお申し込み願います。

★ 主 催 特定非営利活動法人 パルテノン研究会

| 日程           | 時間          | 種別               | 内容   |
|--------------|-------------|------------------|--|
| 12/24<br>(木) | 11:00-夕方    | 講習会              | 第20回パルテノン講習会<br>ハードウェア記述言語NSLを用いた設計手法に関して、基礎から講習します。<br>(詳細スケジュールは当日までに決定)     |
| 12/25<br>(金) | 9:30        |                  | 第41回パルテノン研究会 開会挨拶  |
|              | 9:35-10:00  | 一般講演(1)          | ハードウェア記述言語SFLからVerilog HDLへの変換系「SFLコンパイラ」の設計と実装<br>○渡邊誠也, 名古屋 彰 (岡山大)          |
|              | 10:00-10:15 | 一般講演(2)<br>s     | FLACオーディオデコーダのハードウェア実装と評価<br>○津田輝一, 渡邊誠也, 名古屋 彰 (岡山大)                          |
|              | 10:15-10:30 | 一般講演(3)<br>s     | カルマンフィルタをリアルタイム姿勢推定の組み込み化へ向けた性能評価<br>○佐藤祐輔, 奥山祐市 (会津大), イエ・チャーン (ヤンゴン大学研究センター) |
|              | 10:30-10:45 | 一般講演(4)<br>s     | 触れることのできる論理ゲート ~コンピュータ設計早期教育のためのツールとして~<br>○奥山祐市, 中村光宏 (会津大)                   |
|              | 10:45-10:50 |                  | 休憩   |
|              | 10:50-11:15 | 一般講演(5)          | SFLの設計思想と言語機能を受け継いだ新たなハードウェア記述言語FSL<br>○渡邊誠也, 名古屋 彰 (岡山大)                      |
|              | 11:15-11:30 | 一般講演(6)<br>s     | ハードウェア記述言語FSLからSFLへの変換系の実装<br>○三木啓輔, 渡邊誠也, 名古屋 彰 (岡山大)                         |
|              | 11:30-11:45 | 一般講演(7)<br>s     | スパースモデリングハードウェア実装<br>○古川拓実, 清水尚彦 (東海大)   |
|              | 11:45-13:15 |                  | 昼食 (Trax対戦準備) (運営委員は2階会議室で委員会)   |
|              | 13:15-13:30 | 一般講演(8)<br>s     | 組み込みLinux環境におけるUSBカメラとハードウェアのデータ通信方法の検討<br>○青木修平, 宮本龍介 (明治大)                   |
|              | 13:30-13:45 | 一般講演(9)<br>s     | Zedboardを用いた物体検出を実現するためのシステム構成の検討<br>○大内拓哉, 宮本龍介 (明治大)                         |
|              | 13:45-14:00 | 一般講演(10)<br>s    | 物体検出における探索領域削減手法のARMプロセッサにおける実装<br>○姜 升淳, 宮本龍介 (明治大)                           |
|              | 14:00-14:15 | 一般講演(11)<br>s    | 時空間連続DPを用いた動画像分類フレームワークの提案<br>○速水 駿, 笹本和彰, 奥山祐市, 岡 隆一 (会津大)                    |
|              | 14:15-14:30 |                  | 休憩 (Trax対戦準備)  |
|              | 14:30-14:50 | 一般講演(12)         | FPGAによるTRAX大会報告 ~ FIT2015@愛媛、FPT2015@Queenstown<br>○泉 知論 (立命館大)                |
|              | 14:50-15:10 | 動作デモ             | Trax対戦デモ   |
|              | 15:10-15:35 | 一般講演(13)         | SFLを用いたゲーム木探索処理ハードウェアのFPGA実装<br>○高山敬生, 寺山直輝, 板嶋公希, 渡邊誠也, 名古屋 彰 (岡山大)           |
|              | 15:35-15:50 | 一般講演(14)<br>s    | Traxゲームにおける盤面評価モジュールのFPGA実装<br>○寺山直輝, 高山敬生, 板嶋公希, 渡邊誠也, 名古屋 彰 (岡山大)            |
|              | 15:50-16:15 | 一般講演(15)         | UMLモデルベース開発を用いたTRAXプレイヤーの設計事例<br>○玉城 良, 清水尚彦 (東海大)                             |
|              | 16:15-16:40 | 一般講演(16)         | TRAXのゲームAIに導入するアルゴリズムの選定のための評価<br>○加藤充大, 清水尚彦 (東海大)                            |
| 16:40        |             | 閉会挨拶             |  |
| 17:00-19:00  | 懇親会         | 懇親会 (5階食堂内で立食形式) |  |

s: ショートペーパー

★ 予稿集は pdfファイルとして、発表者および研究会会員に配布する予定です。

## ☆☆ 参加申込要領 ☆☆

- 第41回パルテノン研究会, 第20回パルテノン講習会へ参加される方は, できる限り事前申込をお願いいたします (準備の都合上, 参加人数を把握するためです。懇親会費の事前振込み等は必要ありません)。
- 組織毎に参加者をまとめてお申し込みいただくことを歓迎いたします。

### ★ 申込に必要な情報

参加者ごとに

- 氏名
- 所属
- 役職 (学生の場合は学年)
- 右記各会への参加の有無

第20回パルテノン講習会 12月24日 11:00～  
第41回パルテノン研究会 12月25日 9:30～  
懇親会 12月25日 17:00～  
(委員のみ) 運営委員会 12月25日 11:45～

申込代表者の連絡先e-mailアドレス

### ★ 申込先 (お問い合わせ先)

パルテノン研究会事務局 (担当: 中井義博)

E-mail [info@parthenon-society.com](mailto:info@parthenon-society.com)

### ★ 事前申込締切

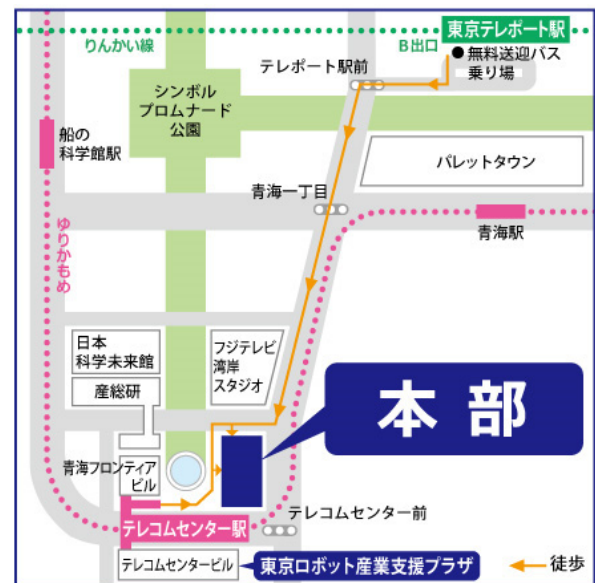
2015年12月18日(金)

## ☆☆ 会場のご案内 ☆☆

- ★会場: 東京都立産業技術研究センター 本部  
5階会議室  
〒135-0064 東京都江東区青海2-4-10

### ★交通:

- ゆりかもめ『テレコムセンター』駅前  
テレコムセンター駅まで 新橋駅から18分
- りんかい線『東京テレポート』駅下車  
無料送迎バス3分(徒歩15分)  
東京テレポート駅まで 大崎駅から12分



<http://www.iri-tokyo.jp/gaiyo/access/honbu.html> より引用

NPO法人 パルテノン研究会 事務局

〒198-0082 東京都青梅市仲町295 りそな銀行青梅プラザ3階

Phone 0428-78-2350 Fax 0428-78-2351

E-mail [info@parthenon-society.com](mailto:info@parthenon-society.com)